



中华人民共和国国家标准

GB/T 13062—91

膜集成电路和混合膜集成电路 空白详细规范 (采用鉴定批准程序)

Blank detail specification for film integrated
circuits and hybrid film integrated circuits
on the basis of the qualification
approval procedure
(可供认证用)

1991-07-06 发布

1992-03-01 实施

国家技术监督局 发布

中华人民共和国国家标准

膜集成电路和混合膜集成电路
空白详细规范
(采用鉴定批准程序)

GB/T 13062—91

Blank detail specification for film integrated
circuits and hybrid film integrated circuits
on the basis of the qualification
approval procedure
(可供认证用)

本规范规定了编制膜集成电路和混合膜集成电路(采用鉴定批准程序)详细规范的基本原则。

本规范是膜集成电路和混合膜集成电路空白详细规范中的一个,应与 GB 8976《膜集成电路和混合膜集成电路总规范》、GB 11498《膜集成电路和混合膜集成电路分规范(采用鉴定批准程序)》一起使用。

下列[1]~[9]项要求的内容与第3页表中各栏资料相对应,编制详细规范时应填写在相应的栏中。

详细规范的识别:

- [1] 授权发布详细规范的国家标准化机构名称
- [2] 详细规范的 IECQ 编号
- [3] 总规范和分规范的国家编号及年号
- [4] 详细规范的国家编号、年号以及国家标准体系要求的资料

膜集成电路和混合膜集成电路(以下简称电路)的识别:

- [5] 电路工艺、类型或功能的简要说明
 - [6] 典型结构和封装说明
 - [7] 标有影响互换性的主要尺寸的外形图和(或)援引的有关外形的标准,也可以在详细规范的附录中给出外形图
 - [8] 质量评定水平,如果电路采用了未经鉴定的外贴元件,评定水平应加后缀“N”
 - [9] 当涉及多种型号时,能在各种型号电路中进行比较的最重要的性能数据
- [本规范中,方括号中的内容仅供指导编制详细规范用,不应写在详细规范中。]